



## MINISTÉRIO DA EDUCAÇÃO

Centro Federal de Educação Tecnológica de Minas Gerais

Unidade Divinópolis

Departamento de Engenharia Mecatrônica

CAMPUS V - Rua Álvares de Azevedo, 400 – B. Bela Vista - CEP : 35503-822

Divinópolis – MG – Tel. 37-3229.1179 – 37 – 3229-1150

### ATA DE HOMOLOGAÇÃO DE INSCRIÇÃO PARA PROCESSO SELETIVO DE CONTRATAÇÃO TEMPORÁRIA DE PROFESSOR SUBSTITUTO DA CARREIRA DE MAGISTÉRIO DO ENSINO BÁSICO, TÉCNICO E TECNOLÓGICO

Aos 15 dias do mês de Maio de dois mil e dezoitos, a Banca Examinadora para o cargo de PROFESSOR SUBSTITUTO/TEMPORÁRIO DA CARREIRA DE MAGISTÉRIO DE ENSINO BÁSICO, TECNICO E TECNOLÓGICO para a disciplina **Eletrônica Analógica e Digital / Eletrônica de Potência / Eletrotécnica Aplicada / Máquinas Elétricas / Instrumentação Industrial / Automação Industrial / Sistemas Digitais / Microprocessadores e Microcontroladores / Circuitos Elétricos / Desenho Técnico** se reuniu no Campus V do CEFET-MG, na cidade de Divinópolis, para avaliar os currículos dos candidatos inscritos de acordo com o Edital n.º 38, de 03 de maio de 2018.

#### INSCRIÇÕES DEFERIDAS E CLASSIFICADAS APÓS ANÁLISE DE CURRÍCULO

Área de Conhecimento	Nome	Situação	Data e Horário da Entrevista / Prova Didática
Eletrônica Analógica e Digital; Eletrônica de Potência; Eletrotécnica Aplicada; Máquinas Elétricas; Instrumentação Industrial; Automação Industrial; Sistemas Digitais; Microprocessadores e Microcontroladores; Circuitos Elétricos; Desenho Técnico.	Luís Peres Azevedo	Classificado	21/05/18 ó 13:50hs
	Camila Cançado Flávio	Classificado	21/05/18 ó 14:30hs
	Ludmila Rodrigues Milagre	Classificado	21/05/18 ó 15:10hs
	Gustavo Ciro Ribeiro	Classificado	21/05/18 ó 15:50hs
	Paulo Mariano Inácio da Silva	Classificado	21/05/18 ó 16:30hs
	Jonathan Hunder Dutra Gherard Pinto	Classificado	21/05/18 ó 17:30hs
	Daiane Conceição Rafael	Classificado	21/05/18 ó 18:10hs
	Wagner Cardoso Soares	Classificado	21/05/18 ó 18:50hs
	Aretha Campos do Carmo	Classificado	22/05/18 ó 13:50hs
	Wellington de Souza Camargos	Classificado	22/05/18 ó 14:30hs
	Fabiano Silveira Bicalho	Classificado	22/05/18 ó 15:10hs
	Mateus Coelho Vieira	Classificado	22/05/18 ó 15:50hs
	Paulo Henrique Feretti	Classificado	22/05/18 ó 16:30hs
	Felipe Laure Miranda	Classificado	22/05/18 ó 17:30hs
Diogo Oliveira de Lima	Classificado	22/05/18 ó 18:10hs	
Hermes José Loschi	Classificado	22/05/18 ó 18:50hs	

**As entrevistas e prova didática ocorrerão na:**

- **Unidade: Campus V Divinópolis Departamento: Sala 625**
- **Endereço: Rua Alvares Azevedo, 400**
- **Telefone: 37 3229-1179**

**INSCRIÇÕES DEFERIDAS E NÃO CLASSIFICADAS APÓS ANÁLISE DE CURRÍCULO/ INSCRIÇÕES INDEFERIDAS**

<b>Área de Conhecimento</b>	<b>Nome</b>	<b>Situação</b>
Eletrônica Analógica e Digital; Eletrônica de Potência; Eletrotécnica Aplicada; Máquinas Elétricas; Instrumentação Industrial; Automação Industrial; Sistemas Digitais; Microprocessadores e Microcontroladores; Circuitos Elétricos; Desenho Técnico.	Marcos Paulo Brito Gomes	Desclassificado *
	Mellina Deodoro da Fonseca	Desclassificado *
	Flávia Cordeiro Martins	Desclassificado *
	Carlos Antônio Rufino Júnior	Desclassificado *
	Shirleny Pedrosa Freitas	Desclassificado *
	Mariella Maia Quadros	Desclassificado *
	Isternândia Araújo França	Desclassificado *
	Marielle Jordane da Silva	Desclassificado *
	Nélio Lemos Freire Junior	Desclassificado *
	Patrícia Nogueira Vaz	Desclassificado *
	Julia Maria de Carvalho Vale	Desclassificado **
	Luccas Brando	Desclassificado **
	Antonio Silvino Dias Pena	Desclassificado **
	Joene Santos de Souza	Desclassificado **
	Paulo Roberto Ferreira Vidal	Desclassificado **
Juliano Lemes da Silva	Desclassificado **	

**Legenda:****\* Não possui Titulação Mínima exigida no Edital 38/2018;****\*\* Nota Obtida Abaixo da Mínima Estabelecida pela Banca Avaliadora;****PROVA DIDÁTICA**

A prova didática terá o valor de 100 pontos e terá como objetivo apurar do candidato seu desempenho nos itens listados, valorados da seguinte forma:

1. Plano de aula (5 pontos);
2. Sequência, concatenação de ideias e desenvolvimento do tema (20 pontos);
3. Domínio de conteúdo (40 pontos);
4. Uso de linguagem técnico-científica adequada ao tema (15 pontos);
5. Uso de recursos didático-pedagógicos e criatividade (10 pontos);
6. Uso correto da norma culta da Língua Portuguesa e adequação da exposição ao tempo previsto (10 pontos).

O candidato deverá entregar à Banca Examinadora, imediatamente antes do início de sua Prova Didática, 3 (três) cópias do seu plano de aula.

**Tema para a prova didática: Circuitos de Aplicação do CI 555 – explicar o funcionamento do CI baseado em seu circuito interno constante no datasheet do fabricante.**

**Bibliografia: datasheet da Fairchild ou Texas Instruments**

**Tempo: 25 minutos**

**Local: Sala 625 -**

**Recursos disponíveis: Quadro branco e projetor multimídia. Não será permitido o uso de recursos didáticos além dos fornecidos pela Banca Examinadora.**

#### **ENTREVISTA**

Informações Importantes:

1. Os candidatos devem apresentar a documentação que comprove a titulação (graduação e demais títulos) informada no currículo Lattes, sob pena de desclassificação. Nenhum documento ficará com a banca, por isso, não será necessário Xerox ou qualquer tipo de autenticação.
2. Somente o diploma já validado por uma Instituição de Ensino Superior Brasileira é considerado um documento válido (simples protocolo, sem a validação final do diploma é motivo de desclassificação).
3. Ata de Defesa de Mestrado não constitui documento probatório de titulação. Na ausência do diploma deverá ser apresentada uma declaração expedida pela Instituição de Ensino.
4. Candidatos que atuaram/atua como Professor Substituto em qualquer Instituição FEDERAL de Ensino, não podem ter novo contrato com a UNIÃO pelo período igual ao da vigência do contrato anterior. Exemplo: Professor Substituto do UFMG no biênio 2009/2010 (dois anos), deve ficar afastado por dois anos, ou seja, 2011/2012. Em caso de dúvidas, consulte o Departamento de Pessoal da sua instituição contratante.
5. O regime de contratação é de 40 horas semanais, distribuídas entre os turnos matutino, vespertino e noturno, a critério e interesse do CEFET-MG. Por isso, certifique-se da sua real disponibilidade. Os contratos envolvem, além da sala de aula, a elaboração de atividades extra-classe, como projetos de extensão, orientação de trabalhos de conclusão de curso e participação em grupos de pesquisa.
6. Os horários de aula serão informados na entrevista e podem sofrer alterações, a critério do Departamento de Engenharia Mecatrônica.

Divinópolis (MG), 16 de maio de 2018.

Departamento de Engenharia Mecatrônica . Campus Divinópolis . CEFET/MG